

МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ

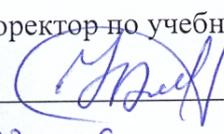
Федеральное государственное бюджетное образовательное учреждение
высшего профессионального образования

**«УФИМСКИЙ ГОСУДАРСТВЕННЫЙ АВИАЦИОННЫЙ
ТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ»**

Кафедра информационно-измерительной техники

УТВЕРЖДАЮ

Проректор по учебной работе


Зарипов Н.Г.

« 02 » 09 20 15 г.

РАБОЧАЯ ПРОГРАММА

УЧЕБНОЙ ДИСЦИПЛИНЫ

«ПЛИС И СРЕДСТВА ИХ ПРОГРАММИРОВАНИЯ»

Уровень подготовки: высшее образование – магистратура

Направление подготовки магистров

12.04.01 Приборостроение
(код и наименование направления подготовки)

Профиль подготовки

Измерительные информационные технологии
(наименование программы подготовки)

Квалификация (степень) выпускника

Магистр

Форма обучения

очная

Уфа 2015

Содержание

стр.

1.	Место дисциплины в структуре образовательной программы.....	3
2.	Перечень результатов обучения.....	4
3.	Содержание и структура дисциплины (модуля).....	3
4.	Учебно-методическое обеспечение самостоятельной работы.....	7
5.	Фонд оценочных средств.....	8
6.	Учебно-методическое и информационное обеспечение дисциплины (модуля).	26
7.	Образовательные технологии.....	26
8.	Методические указания по освоению дисциплины.....	27
9.	Материально-техническое обеспечение дисциплины.....	27
10.	Адаптация рабочей программы для лиц с ОВЗ.....	27
	Лист согласования рабочей программы дисциплины.....	29

1. Место дисциплины в структуре образовательной программы

Дисциплина «ПЛИС и средства их программирования» является элективной дисциплиной (по выбору студента) вариативной части блока Б1 (блока дисциплин и модулей).

Рабочая программа составлена в соответствии с требованиями Федерального государственного образовательного стандарта высшего образования по направлению подготовки магистров 12.04.01 – Приборостроение, утвержденного приказом Министерства образования и науки Российской Федерации от "30" октября 2014 г. № 1408. Является неотъемлемой частью основной образовательной профессиональной программы (ОПОП).

Целью освоения дисциплины является способность проектировать и программировать устройства на базе промышленных ПЛИС.

Задачи:

- изучение комплекса знаний, необходимого для проектирования устройств на базе ПЛИС;
- изучение языков (сред) программирования ПЛИС;
- изучение методик формализованного программирования ПЛИС.

Входные компетенции:

№	Компетенция	Код	Уровень освоения, определяемый этапом формирования компетенции*	Название дисциплины (модуля), практики, научных исследований, сформировавших данную компетенцию
1	способность использовать иностранный язык в профессиональной сфере	ОПК-3	базовый	Иностранный язык
2	готовность к составлению технической документации, включая инструкции по эксплуатации, программы испытаний, технические условия и другие	ПК-9	базовый	Проектирование ИИУС и их элементов
3	способность к проектированию и конструированию узлов, блоков, приборов и систем с использованием средств компьютерного проектирования, проведением проектных расчетов и технико-экономическим обоснованием	ПК-6	базовый	Цифровая обработка сигналов Проектирование ИИУС и их элементов Спец.главы технологии приборостроения

Исходящие компетенции:

№	Компетенция	Код	Уровень освоения, определяемый этапом формирования компетенции	Название дисциплины (модуля), практики, НИР для которых данная компетенция является входной
1	способность проектировать и программировать устройства на базе промышленных ПЛИС	ПКП-5	базовый	Встраиваемые системы, Специализированные микропроцессорные системы управления, Преддипломная практика

2. Перечень результатов обучения

Процесс изучения дисциплины направлен на формирование элементов следующих компетенций.

Планируемые результаты обучения по дисциплине:

№	Формируемые компетенции	Код	Знать	Уметь	Владеть
1	способность проектировать и программировать устройства на базе ПЛИС	ПКП-5	Знания типовых структур на базе ПЛИС; Знание основ программирования устройств на базе ПЛИС	Умение проектировать устройства на базе ПЛИС; Умение программировать устройства на базе ПЛИС	-

3. Содержание и структура дисциплины

Общая трудоемкость дисциплины составляет 4 зачетные единицы (144 часов).

Трудоемкость дисциплины по видам работ

Вид работы	Трудоемкость, час.
	1 сем.
Лекции (Л)	6
Лабораторные работы (ЛР)	16
Практические занятия (ПЗ)	16
КСР	3
Курсовая проект работа (КР)	-
Расчетно - графическая работа (РГР)	-
Самостоятельная работа (проработка лекционного материала и материала учебников, подготовка к практическим занятиям, рубежному контролю и т.д.)	58
Подготовка и сдача экзамена	-
Подготовка и сдача зачета	9
Вид итогового контроля (зачет, экзамен)	Зачет

Содержание разделов и формы текущего контроля

№	Наименование и содержание раздела	Количество часов						Литература, рекоменд. студентам	Виды интерактивных образовательных технологий
		Аудиторная работа				СРС	Всего		
		Л	ЛР	ПЗ	КС Р				
1	Основы проектирования устройств на базе ПЛИС	2		4	3	12	21	Р. 6.2, №5, №6, Р. 6.1, №1, Р. 6.2, №4,	Лекция классическая, Опережающая самостоятельная работа
2	Элементы языков программирования ПЛИС	2	12	8		28	50	Р. 6.1, №1, Р. 6.2, №2, №3, Р. 6.2 №4, №2,	Лекция классическая, Опережающая самостоятельная работа, Контекстное обучение
3	Методики формализованного программирования ПЛИС	2	4	4		18	28	Р. 6.3, №1, Р. 6.3, №2	Лекция классическая, Опережающая самостоятельная работа, Контекстное обучение

Занятия, проводимые в интерактивной форме, составляют 75% от общего количества аудиторных часов по дисциплине.

Лабораторные работы

№ ЛР	№ раздела	Наименование лабораторных работ	Кол-во часов
1	2	Изучение элементов логических операций и структуры языка программирования (HDL), разработка программ	4
2	2	Изучение элементов логических операций и структуры языка программирования (HDL), разработка программ	4
3	2	Изучение программирования и симуляции в среде Altera Quartus II, разработка программ	4
4	3	Изучение методов формализованного программирования, разработка программ	4

Практические занятия (семинары)

№ занятия	№ раздела	Тема	Кол-во часов
1	1	Выполнение заданий по проектированию элементов принципиальных схем устройств на базе ПЛИС (подключение к модулям ввода-вывода контроллера (ПЛИС))	2
2	1	Выполнение заданий по проектированию принципиальных схем устройств на базе ПЛИС и схем подключения	2
3	2	Выполнение заданий по программированию, основанных на применении элементов логических операций и разработке логических структур на языке программирования ПЛИС (HDL)	2
4	2	Выполнение заданий по программированию, основанных на применении элементов логических операций и разработке ботке логических структур на языке программирования ПЛИС (HDL)	2
5	2	Выполнение заданий по программированию, основанных на применении элементов логических операций на языке программирования ПЛИС (HDL)	2
6	2	Выполнение заданий по программированию и симуляции, основанных на применении элементов логических операций в среде программирования ПЛИС Altera Quartus II	2
7	3	Выполнение заданий по разработке основных алгоритмов функционирования технологических систем на базе устройств ПЛИС	2
8	3	Выполнение заданий по разработке алгоритмов (логических схем) формализованными методами	2

4. Учебно-методическое обеспечение самостоятельной работы студентов

Раздел 1. Основы проектирования устройств на базе ПЛИС

Вопросы для самостоятельного изучения (подготовки к обсуждению):

1. Типовые структуры устройств на базе ПЛИС

1. Типы микросхем ПЛИС и их структуры. Особенности, отличия
2. Типовые внешние схемы для организации дискретного ввода данных в ПЛИС
3. Типовые внешние схемы для организации дискретного вывода из ПЛИС
4. Типовые внешние схемы для реализации интерфейсов устройств на базе ПЛИС
5. Типовые внешние схемы для обмена с панелями оператора (НМІ)
6. Типовые структурные схемы устройств на базе ПЛИС

2. Типовые внутренние структуры реализации устройств на базе ПЛИС

1. Внутренние структуры на базе триггеров
2. Внутренние структуры на базе регистров
3. Внутренние структуры на базе счетчиков

3. Виды и состав документации при проектировании устройств на базе ПЛИС

1. Принципиальные электрические схемы типовых модулей ПЛИС.
2. Схемы соединений
3. Структурные схемы, функциональные схемы.

Раздел 2. Языки программирования ПЛИС

Вопросы для самостоятельного изучения (подготовки к обсуждению):

1. Структура ПЛИС и алгоритм ее функционирования
2. Элементы логических операций и реализуемые структуры на языке HDL
3. Элементы программирования в среде Altera Quartis II

Раздел 3. Методики формализованного программирования ПЛИС

Задания для самостоятельного изучения (подготовки к аудиторным занятиям):

1. Основные алгоритмы функционирования технологических систем (в том числе и ПИД, ПИ регуляторы)
2. Подходы к синтезу алгоритмов логического управления
3. Метод формализованного программирования: метод шаговых меток
4. Метод формализованного программирования: метод шаговых блоков
5. Метод формализованного программирования: применение теории графов переходов
6. Метод формализованного программирования: Switch – технология

5. Фонд оценочных средств

Оценка уровня освоения дисциплины осуществляется в виде текущего и промежуточного контроля успеваемости студентов, и на основе критериев оценки уровня освоения дисциплины.

Контроль представляет собой набор заданий и проводится в форме контрольных мероприятий по оцениванию фактических результатов обучения студентов и осуществляется ведущим преподавателем.

Объектами оценивания выступают:

- учебная дисциплина (активность на занятиях, своевременность выполнения различных видов заданий, посещаемость всех видов занятий по аттестуемой дисциплине и пр.);
- степень усвоения теоретических знаний;
- уровень овладения практическими умениями и навыками по всем видам учебной работы;
- результаты самостоятельной работы.

Активность обучающегося на занятиях оценивается на основе выполненных работ и зада-

ний, предусмотренных ФОС дисциплины.

Оценивание проводится преподавателем независимо от наличия или отсутствия обучающегося (по уважительной или неуважительной причине) на занятии. Оценка носит комплексный характер и учитывает достижения обучающегося по основным компонентам учебного процесса за текущий период.

Таблица 1

№ п/п	Контролируемые разделы (темы) дисциплины	Код контролируемой компетенции (или ее части)	Уровень освоения, определяемый этапом формирования компетенции	Наименование оценочного средства*
1	Основы проектирования устройств на базе ПЛИС	ПКП-5	базовый	О, КЗ
2	Языки и среды программирования ПЛИС	ПКП-5	базовый	О, ЛР, КЗ
3	Методики формализованного программирования ПЛИС	ПКП-5	базовый	О, ЛР, КЗ

* Планируемые формы контроля: контрольный опрос (О), защита лабораторных работ (ЛР), практическое контрольное задание (КЗ).

При реализации дисциплины используется балльно-рейтинговая оценка освоения компетенций.

Таблица 2

Виды учебной деятельности	Балл за одно задание (защиту ЛР, вопрос)	Число заданий (вопросов)	Баллы	
			Минимальный	Максимальный
Текущий контроль				
<i>Раздел 1. Основы проектирования устройств на базе ПЛИС</i>				
Аудиторная работа	5	20	0	100
Оценка СРС	5	20	0	100
<i>Раздел 2. Языки и среды программирования ПЛИС</i>				
Аудиторная работа	5	30	0	150
Оценка СРС	5	30	0	150
<i>Раздел 3. Методики формализованного программирования ПЛИС</i>				
Аудиторная работа	5	10	0	50
Оценка СРС	5	6	0	30
Поощрительные баллы*				
Посещаемость	3	20	0	60
Итоговый контроль**				
Зачет с оценкой			не зачтено.	зачтено

* Рефераты, научные статьи и тезисы докладов, посещаемость и пр.

** Зачет, экзамен

Критерии оценки уровня освоения дисциплины

При осуществлении текущего контроля успеваемости студентов в соответствии с балльно-рейтинговой шкалой освоения компетенций предлагаются следующие критерии оценки:

- оценке "зачтено" соответствует балл из диапазона 470...640 и более;
- оценке "не зачтено" соответствует балл из диапазона 0...469;

Текущий контроль дает предварительную оценку, на которую может претендовать студент.

В конце семестра, если студент согласен с предварительной оценкой, она проставляется в зачетную ведомость и зачетную книжку. Итоговая оценка может быть улучшена в результате сдачи студентом зачета. При этом студент получает следующие дополнительные баллы по результатам выполнения контрольных заданий на зачете:

- 61..80 баллов студент получает при выполнении трех контрольных заданий в зачетном билете и каждый не менее чем тремя методами;
- 41..60 баллов студент получает при выполнении трех контрольных заданий в зачетном билете и каждый не менее чем двумя методами;
- 21..40 баллов студент получает при выполнении трех контрольных заданий в зачетном билете и хотя бы одним методом;
- в остальных случаях студент не получает дополнительных баллов.

Итоговая оценка получается после суммирования дополнительных баллов с баллами текущего контроля.

Оценочные средства для промежуточного контроля (зачета)

Контрольные задания и дополнительные вопросы к зачету

Раздел 1

1. Приведите отличительные типы контроллерных модулей ПЛИС
2. Приведите применяемые типы модулей аналогового ввода-вывода ПЛИС
3. Приведите применяемые типы дискретного ввода-вывода ПЛИС
4. Приведите применяемые типы интерфейсных модулей ПЛИС (RS485: ModBus, ProfiBus; Ethernet, Profinet и др.)
5. Приведите применяемые типы применяемых панелей операторов (HMI)
6. Приведите применяемые структуры систем на базе контроллеров
7. Приведите структуры модулей дискретного ввода
8. Приведите структуры модулей дискретного вывода
9. Приведите структуры модулей аналогового ввода
10. Приведите структуры модулей аналогового вывода
11. Приведите типовые схемы подключения к модулям дискретного ввода
12. Приведите типовые схемы подключения к модулям дискретного вывода
13. Приведите типовые схемы подключения к модулям аналогового ввода
14. Приведите типовые схемы подключения к модулям аналогового вывода
15. Поясните проектирование принципиальных электрических схем устройств на базе ПЛИС
16. Поясните отличие схем внутренней структуры ПЛИС. Основные требования.
17. Поясните основные требования к схемам соединений.
18. Назовите основные требования к структурным схемам, функциональным схемам. Поясните содержание руководства по эксплуатации. Требования к методике испытаний.
19. Поясните отличие и состав комплект документации на устройства на базе ПЛИС.

Раздел 2.

1. Поясните структуру микросхем ПЛИС и алгоритм их функционирования.
2. Охарактеризуйте применяемые типы логических блоков.
3. **Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления на базе элементов логических операций и структуры языка программирования ()**
 1. Назовите и поясните основные элементы языка HDL: битовые логические инструкции.
 2. Назовите и поясните основные элементы языка HDL: инструкции сравнения.
 3. Назовите и поясните основные элементы языка HDL: инструкции преобразования.
 4. Назовите и поясните основные элементы языка HDL: инструкции счета.
 5. Назовите и поясните основные элементы языка HDL: инструкции с блоками данных.
 6. Назовите и поясните основные элементы языка HDL: инструкции перехода.
 7. Назовите и поясните основные элементы языка HDL D: математические инструкции с целыми числами.
 8. Назовите и поясните основные элементы языка HDL: математические инструкции с плавающей точкой.
 9. Назовите и поясните основные элементы языка HDL: инструкции передачи .
 10. Назовите и поясните основные элементы языка HDL : команды управления программой.
 11. Назовите и поясните основные элементы языка HDL: инструкции сдвига и циклического сдвига.
 12. Назовите и поясните основные элементы языка HDL: инструкции с битами состояния.
 13. Назовите и поясните основные элементы языка HDL: таймерные инструкции.

4. Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления на базе элементов логических операций и структуры языка программирования (HDL) .

1. Поясните базовые функции: двоичные логические операции;
2. Поясните базовые функции: операции с памятью;
3. Поясните базовые функции: функции пересылки данных;
4. Поясните базовые функции: функции таймеров;
5. Поясните базовые функции: функции счетчиков;
6. Поясните функции для обработки чисел: функции сравнения;
7. Поясните функции для обработки чисел: арифметические;
8. Поясните функции для обработки чисел: математические;
9. Поясните функции для обработки чисел: функции преобразования;
10. Поясните функции для обработки чисел: сдвига;
11. Поясните функции для обработки чисел: логические функции.
12. Поясните управление выполнением программы: биты состояния;
13. Поясните управление выполнением программы: функции перехода;
14. Поясните управление выполнением программы: главное управляющее реле MCR;
15. Поясните управление выполнением программы: функции блоков;
16. Поясните управление выполнением программы: параметры блоков
17. Поясните обработку переменных: типы данных;
18. Поясните обработку переменных: косвенная адресация;
19. Поясните обработку переменных: прямой доступ к переменным.
20. Поясните структурированные элементы языка управления: операторы управления.
21. Поясните структурированные элементы языка управления : блоки.
22. Поясните структурированные элементы языка управления : функции.
23. Поясните структурированные элементы языка управления :– функции.
24. Поясните структурированные элементы языка управления .

Раздел 3.

1. Основные алгоритмы функционирования технологических систем .
2. Поясните подходы к синтезу алгоритмов логического управления .
3. Поясните метод формализованного программирования: метод шаговых меток .
4. Поясните метод формализованного программирования: метод шаговых блоков .
5. Поясните метод формализованного программирования: применение теории графов переходов .
6. Поясните метод формализованного программирования: Switch – технология .

Типовые оценочные средства для текущего контроля по отдельным разделам

Раздел 1. Основы проектирования устройств на базе ПЛИС

Вопросы для письменного опроса

Вопрос (задание)	Источник
1. Приведите отличительные типы контроллерных модулей ПЛИС	Р. 6.1 №1 Р. 6.2 №4
2. Приведите применяемые типы модулей аналогового ввода-вывода ПЛИС	Р. 6.1 №1
3. Приведите применяемые типы дискретного ввода-вывода ПЛИС	Р. 6.1 №1
4. Приведите применяемые типы интерфейсных модулей ПЛИС (RS485; ModBus, ProfiBus; Ethernet, Profinet и др.)	Р. 6.1 №1
5. Приведите применяемые типы применяемых панелей операторов (HMI)	Р. 6.1 №1
6. Приведите применяемые структуры систем на базе контроллеров	Р. 6.1 №1
7. Приведите внутренние структуры модулей дискретного ввода	Р. 6.1 №1
8. Приведите внутренние структуры модулей дискретного вывода	Р. 6.3 №3
9. Приведите внутренние структуры модулей аналогового ввода	Р. 6.3 №3
10. Приведите внутренние структуры модулей аналогового вывода	Р. 6.3 №3
11. Приведите типовые схемы подключения к модулям дискретного ввода	Р. 6.3 №3
12. Приведите типовые схемы подключения к модулям дискретного вывода	Р. 6.3 №3
13. Приведите типовые схемы подключения к модулям аналогового ввода	Р. 6.3 №3
14. Приведите типовые схемы подключения к модулям аналогового вывода	Р. 6.3 №3
15. Поясните проектирование принципиальных электрических схем шкафов автоматики	ГОСТ 34.201-89
16. Поясните отличие схем внешних проводок. Основные требования.	ГОСТ 34.201-89
17. Поясните отличие схем соединений. Основные требования.	ГОСТ 34.201-89
18. Назовите основные требования к структурным схемам, функциональным схемам. Поясните содержание руководства по эксплуатации. Требования к методике испытаний.	ГОСТ 34.201-89, РД 50-34.698-90
19. Поясните отличие и состав комплект рабочей и эксплуатационной документации, отличие технорабочего проекта.	ГОСТ 34.201-89, РД 50-34.698-90
20. . Поясните состав и отличие ГОСТ 34.201-89, РД 50-34.698-90	ГОСТ 34.201-89, РД 50-34.698-90

Контрольное задание 1: Разработать таблицу тегов и таблицы ввода-вывода сигналов

Вариант 1

Теги управления и состояния - Кран шаровый.

Вариант 2

Теги управления и состояния - Задвижка шиберная.

Вариант 3

Теги управления и состояния - Насос центробежный.

Вариант 4

Теги управления и состояния - Насос поршневой.

Вариант 5

Теги управления и состояния - Бункер насыпной погрузочный.

Вариант 6

Теги управления и состояния - Задвижка регулируемая.

Вариант 7

Теги управления и состояния - Резервуар горизонтальный.

Вариант 8

Теги управления и состояния - Резервуар вертикальный.

Вариант 9

Теги управления и состояния - Газосепаратор.

Вариант 10

Теги управления и состояния - Конвейер механический.

Контрольное задание 2: Разработать принципиальную схему шкафа автоматики для управления контроллером и получения сигналов состояния исполнительного механизма (вариант по заданию преподавателя):

Вариант 1

Кран шаровый.

Вариант 2

Задвижка шиберная.

Вариант 3.

Насос центробежный.

Вариант 4

Насос поршневой.

Вариант 5

Бункер насыпной погрузочный.

Вариант 6

Задвижка регулируемая.

Вариант 7

Резервуар горизонтальный.

Вариант 8

Резервуар вертикальный.

Вариант 9

Газосепаратор.

Вариант 10

Конвейер механический.

Контрольное задание 3: Разработать схему внешних проводок от шкафа автоматики до исполнительного механизма (вариант по заданию преподавателя):

Вариант 1

Теги управления и состояния - Кран шаровый.

Вариант 2

Теги управления и состояния - Задвижка шиберная.

Вариант 3

Теги управления и состояния - Насос центробежный.

Вариант 4

Теги управления и состояния - Насос поршневой.

Вариант 5

Теги управления и состояния - Бункер насыпной погрузочный.

Вариант 6

Теги управления и состояния - Задвижка регулируемая.

Вариант 7

Теги управления и состояния - Резервуар горизонтальный.

Вариант 8

Теги управления и состояния - Резервуар вертикальный.

Вариант 9

Теги управления и состояния - Газосепаратор.

Вариант 10

Теги управления и состояния - Конвейер механический.

Контрольное задание 4: Разработать структурную и функциональные схемы по управлению исполнительным механизмом

Вариант 1

Теги управления и состояния - Кран шаровый.

Вариант 2

Теги управления и состояния - Задвижка шиберная.

Вариант 3

Теги управления и состояния - Насос центробежный.

Вариант 4

Теги управления и состояния - Насос поршневой.

Вариант 5

Теги управления и состояния - Бункер насыпной погрузочный.

Вариант 6

Теги управления и состояния - Задвижка регулируемая.

Вариант 7

Теги управления и состояния - Резервуар горизонтальный.

Вариант 8

Теги управления и состояния - Резервуар вертикальный.

Вариант 9

Теги управления и состояния - Газосепаратор.

Вариант 10

Теги управления и состояния - Конвейер механический.

Раздел 2. Языки программирования ПЛИС

Вопросы для письменного опроса

Вопрос (задание)	Источник
1. Поясните структуру программы ПЛИС и алгоритм ее функционирования .	Р. 6.1 №1,
9. Поясните реализацию функций: И, 2И-Не, Или, 2Или-Не	Р. 6.2 №1
10. Поясните реализацию функции: подхват состояния	Р. 6.2 №1
11. Назовите и поясните основные элементы языка: битовые логические инструкции	Р. 6.2 №1
12. Назовите и поясните основные элементы языка: инструкции сравнения	Р. 6.2 №1
13. Назовите и поясните основные элементы языка : инструкции преобразования	Р. 6.2 №1
14. Назовите и поясните основные элементы языка : инструкции счета	Р. 6.2 №1
15. Назовите и поясните основные элементы языка : инструкции с блоками данных	Р. 6.2 №1
16. Назовите и поясните основные элементы языка : инструкции перехода	Р. 6.2 №1
17. Назовите и поясните основные элементы языка : математические инструкции с целыми числами	Р. 6.2 №1
18. Назовите и поясните основные элементы языка : математические инструкции с плавающей точкой	Р. 6.2 №1
19. Назовите и поясните основные элементы языка : инструкции передачи	Р. 6.2 №1
20. Назовите и поясните основные элементы языка : команды управления программой	Р. 6.2 №1
21. Назовите и поясните основные элементы языка : инструкции сдвига и циклического сдвига	Р. 6.2 №1
22. Назовите и поясните основные элементы языка : инструкции с битами состояния	Р. 6.2 №1
23. Назовите и поясните основные элементы языка : таймерные инструкции	Р. 6.2 №1
33. Поясните базовые функции : двоичные логические операции;	Р. 6.2 №2
34. Поясните базовые функции: операции с памятью	Р. 6.2 №2
35. Поясните базовые функции: функции пересылки данных	Р. 6.2 №2
36. Поясните базовые функции: функции таймеров ()	Р. 6.2 №2
37. Поясните базовые функции: функции счетчиков	Р. 6.2 №2
38. Поясните функции для обработки чисел: функции сравнения	Р. 6.2 №2
39. Поясните функции для обработки чисел: арифметические	Р. 6.2 №2

40. Поясните функции для обработки чисел: математические	Р. 6.2 №2
41. Поясните функции для обработки чисел: функции преобразования	Р. 6.2 №2
42. Поясните функции для обработки чисел: сдвига	Р. 6.2 №2
43. Поясните функции для обработки чисел: логические функции	Р. 6.2 №2
44. Поясните управление выполнением программы: биты состояния	Р. 6.2 №2
45. Поясните управление выполнением программы: функции перехода	Р. 6.2 №2
46. Поясните управление выполнением программы: главное управляющее реле MCR;	Р. 6.2 №2
47. Поясните управление выполнением программы: функции блоков	Р. 6.2 №2
48. Поясните управление выполнением программы: параметры блоков	Р. 6.2 №2
49. Поясните обработку переменных: типы данных	Р. 6.2 №2
50. Поясните обработку переменных: косвенная адресация	Р. 6.2 №2
51. Поясните обработку переменных: прямой доступ к переменным	Р. 6.2 №2

Контрольное задание1: Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления по предложенному преподавателем варианту на языке HDL

Вариант 1

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Кран шаровый.

Вариант 2

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Задвижка шиберная.

Вариант 3

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Насос центробежный.

Вариант 4

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Насос поршневой.

Вариант 5

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Бункер насыпной погрузочный.

Вариант 6

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Задвижка регулируемая.

Вариант 7

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Резервуар горизонтальный.

Вариант 8

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Резервуар вертикальный.

Вариант 9

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления – Газосепаратор.

Вариант 10

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Конвейер механический.

Контрольное задание 2: Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления по предложенному преподавателем варианту на языке Altera Quartus II

Вариант 1

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Кран шаровый.

Вариант 2

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Задвижка шиберная.

Вариант 3

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Насос центробежный.

Вариант 4

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Насос поршневой.

Вариант 5

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Бункер насыпной погрузочный.

Вариант 6

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Задвижка регулируемая.

Вариант 7

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Резервуар горизонтальный.

Вариант 8

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Резервуар вертикальный.

Вариант 9

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления – Газосепаратор.

Вариант 10

Разработать простейшую программу контроля сигналов состояния и выдачи сигналов управления - Конвейер механический.

Требования к оформлению отчета по КЗ

Отчет по КЗ должна содержать:

- задание на разработку;
- скриншоты этапов разработки ;
- результат разработки в СПСВ

Критерии результативности выполнения КЗ

КЗ засчитывается как выполненное, если:

- в ней показано достижение требуемого результата,
- работа сделана самостоятельно.

Студент должен защитить свой отчет по КЗ, ответив преподавателю устно на ряд вопросов по работе. Работа и ее защита оцениваются в совокупности по пятибалльной шкале.

Раздел 3. Методики формализованного программирования ПЛИС

Вопросы для письменного опроса

Вопрос	Источник
Основные алгоритмы функционирования технологических систем (в том числе и ПИД, ПИ регуляторы)	Р. 6.3 №2
Подходы к синтезу алгоритмов логического управления	Р. 6.3 №2
Метод формализованного программирования: метод шаговых меток	Р. 6.3 №2
Метод формализованного программирования: метод шаговых блоков	Р. 6.3 №2
Метод формализованного программирования: применение теории графов переходов	Р. 6.3 №2
Метод формализованного программирования: Switch – технология	Р. 6.3 №2

Контрольное задание 1: Разработать простейшую программу на базе методики формализованного программирования ПЛИС

Вариант 1

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Кран шаровый.

Вариант 2

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Задвижка шиберная.

Вариант 3

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Насос центробежный.

Вариант 4

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Насос поршневой.

Вариант 5

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Бункер насыпной погрузочный.

Вариант 6

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Задвижка регулируемая.

Вариант 7

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Резервуар горизонтальный.

Вариант 8

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Резервуар вертикальный.

Вариант 9

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Газосепаратор.

Вариант 10

Разработать простейшую программу управления и контроля состояния следующего исполнительного механизма - Конвейер механический.

Требования к оформлению отчета по КЗ

Отчет по КЗ должна содержать:

- описание разрабатываемой нечеткологической системы управления;
- скриншоты этапов разработки системы;
- результат в среде СПСВ

Критерии результативности выполнения КЗ

КЗ засчитывается как выполненное, если:

- в ней показано достижение требуемого результата,
- работа сделана самостоятельно.

Студент должен защитить свой отчет по КЗ, ответив преподавателю устно на ряд вопросов по работе. Работа и ее защита оцениваются в совокупности по десятибалльной шкале.

Требования к оформлению отчета по КЗ

Отчет по КЗ должна содержать:

- описание разрабатываемой нечеткологической системы управления;
- скриншоты этапов разработки системы;

- результат в среде СПСВ

Критерии результативности выполнения КЗ

КЗ засчитывается как выполненное, если:

- в ней показано достижение требуемого результата,
- работа сделана самостоятельно.

Студент должен защитить свой отчет по КЗ, ответив преподавателю устно на ряд вопросов по работе. Работа и ее защита оцениваются в совокупности по десятибалльной шкале.

Методические материалы, определяющие процедуры оценивания результатов обучения (знаний, умений, владений), характеризующих этапы формирования компетенций

Компетенция, ее этап и уровень формирования	Заявленный образовательный результат	Типовое задание из ФОС, позволяющее проверить сформированность образовательного результата	Процедура оценивания образовательного результата	Критерии оценки
ПКП-6, 2-й этап, базовый	Знать: Знания основ проектирования устройств на базе ПЛИС; Знание программирования устройств на базе ПЛИС	Вопросы № 1-20, по разделу 1 из ФОС, с.13-14; Задания , по разделам 2, 3 из ФОС, с.15-24;	Опрос проводится в конце освоения раздела после СРС Опрос проводится перед проведением соответствующей лаб.раб. в течение 20 минут. Опрос проводится в конце освоения раздела после или проведения лаб.раб. № 3-4 в течение 30 минут.	Критерии оценки по разделам указаны в табл.2, с.11 (оценка СРС)
ПКП-6, 2-й этап, базовый	Уметь: Умение проектировать устройства на базе	Результаты выполнения контрольных заданий №1-4 (по вариантам (1-10) по разделу 1 из ФОС,	Контрольные задания выполняются во время соответствующих практических занятий. Результаты студенты представляют в конце/ нача-	Критерии оценки указаны МУ к ЛР и в ФОС,

	<p>ПЛИС;</p> <p>Умение программировать устройства на базе ПЛИС</p>	<p>с.14;</p> <p>Отчеты по лабораторным работам 1-4. Требования к отчетам - в Метод. Указаниях к ЛР</p> <p>Отчеты по практическим контрольным заданиям по разделам 2-4. Требования к отчетам - в ФОС, с.16,17,18</p>	<p>ле ПЗ или на специально выделенных консультациях, время защиты – 5 минут.</p> <p>Лабораторные работы проводится в соответствии с расписанием проведения занятий. Отчеты по ЛР студенты защищают в конце/начале ЛР или на специально выделенных консультациях, время защиты – 15 минут.</p>	с.16,17,18
--	--	---	---	------------

6. Учебно-методическое и информационное обеспечение дисциплины

6.1 Основная литература

1. Сальников, И. И. Проектирование цифровых устройств на ПЛИС : / Сальников И.И. — Москва : ПензГТУ (Пензенский государственный технологический университет), 2012 .— <URL:http://e.lanbook.com/books/element.php?pl1_id=62656>.

6.2 Дополнительная литература

1. Зотов, В. Ю. Проектирование встраиваемых микропроцессорных систем на основе ПЛИС фирмы XILINX® / В. Ю. Зотов .— М. : Горячая линия - Телеком, 2006 .— 520 с.
2. Стешенко, В. Б. ПЛИС фирмы Altera: элементная база, система проектирования и языки описания аппаратуры : / Стешенко В.Б. — Москва : ДМК Пресс, 2010 .— ISBN 978-5-94120-112-9 .— <URL:http://e.lanbook.com/books/element.php?pl1_id=55815>.
3. Бабак, В. П. VHDL: Справочное пособие по основам языка : / Бабак В.П., Корченко А.Г., Тимошенко Н.П., Филоненко С.Ф .— Москва : ДМК Пресс, 2010 .— ISBN 978-5-94120-169-3 .— <URL:http://e.lanbook.com/books/element.php?pl1_id=60992>
4. Бибилло , П. Н. Основы языка VHDL / П. Н. Бибилло .— 6-е изд. — Москва : URSS : ЛИБРОКОМ, 2014 .— 328 с.

6.3. Интернет-ресурсы (электронные учебно-методические издания, лицензионное программное обеспечение)

6.3.1 Сетевые ресурсы УГАТУ

	Наименование ресурса	Объем фонда электронных ресурсов (экз.)	Доступ	Реквизиты договоров с правообладателями
	2	3	4	5
1.	ЭБС «Лань» http://e.lanbook.com/	41716	С любого компьютера, имеющего выход в Интернет, после регистрации в ЭБС по сети УГАТУ	Договор ЕД-671/0208-14 от 18.07.2014. Договор № ЕД -1217/0208-15 от 03.08.2015
2.	ЭБС Ассоциации «Электронное образование Республики Башкортостан» http://e-library.ufa-rb.ru	1225	С любого компьютера, имеющего выход в Интернет, после регистрации в АБИС «Руслан» на площадке библиотеки УГАТУ	ЭБС создается в партнерстве с вузами РБ. Библиотека УГАТУ – координатор проекта
3.	Консорциум аэрокосмических вузов России http://elsau.ru/	1235	С любого компьютера, имеющего выход в Интернет, после регистрации в АБИС «Руслан» на площадке библиотеки УГАТУ	ЭБС создается в партнерстве с аэрокосмическими вузами РФ. Библиотека УГАТУ – координатор проекта
4.	Электронная коллекция образовательных ресурсов УГАТУ http://www.library.ugatu.ac.ru/cgi-bin/zgate.exe?Init+ugatu-fulltxt.xml,simple-fulltxt.xsl+rus	528	С любого компьютера по сети УГАТУ	Свидетельство о регистрац. №2012620618 от 22.06.2012

6.3.2 Интернет-ресурсы свободного доступа

1. Максфилд К. Проектирование на ПЛИС. Архитектура, средства и методы. Xilinx. MentorGraphics .- М.: Издательство: Додэка XXI: 2003, - 240с. [Электронный ресурс].djvu

2. Максфилд К. Проектирование на ПЛИС. Курс молодого бойца .- М.: Издательство: Додэка XXI: 2007, - 410с. [Электронный ресурс].djvu
3. Грушвицкий Р.И. Проектирование систем на микросхемах программируемой логики / Учебное пособие.- СПб: БХВ: 2002, - 608с. [Электронный ресурс].djvu
4. Стерхейм, Сингх,Триведи Проектирование Цифровых Схем на Языке Описания Аппаратуры Verilog, М.: Мир 1992, - 302с. [[Электронный ресурс] (djvu).doc
5. Комолов Д.А. Системы автоматизированного проектирования фирмы. Altera Max Plus II и Quartus II/ Краткое описание и самоучитель. М.: РадиоСофт 2002, - 352с. [[Электронный ресурс] (djvu)
6. Бродин В.Б. и др. Системы на микроконтроллерах и БИС программируемой логики. ЭОМ. 2002, - 400с. [Электронный ресурс] djvu
7. Хокинс Г. Цифровая электроника для начинающих. М.: Мир 1986, - 230с. [[Электронный ресурс] (djvu)
8. Антонов А.П. Язык описания цифровых устройств AlteraHDL/ Практический курс. М.: РадиоСофт: 2001, - 224с. [Электронный ресурс] (djvu)
9. Поляков А.К. Языки VHDL и Verilog в проектировании цифровой аппаратуры 2003
10. Краткий курс HDL www.kit-e.ru/articles/circuit/2008_3_161.php
11. Проектирование цифровых систем на VHDL (Суворова). .- М.: Издательство: Додэка XXI: 2007, - 410с. [Электронный ресурс].djvu

Методические указания к лабораторным занятиям

1. Точки Рональд Дж. Цифровые системы. Теория и практика. Учебно-методическое пособие. 8-е издание .- М.: Издательство: Додэка XXI: 2011, - 203с. [Электронный ресурс] pdf
- 2.Примеры по программированию ПЛИС на языке Verilog [Электронный ресурс] www.asic-world.com/verilog/verilog_one_day2.html

7. Образовательные технологии

Лекции: классические.

Практические занятия:

- опережающая самостоятельная работа - изучение студентами нового материала до его изучения в ходе аудиторных занятий;
- контекстное обучение – мотивация студентов к усвоению знаний путем выявления связей между конкретным знанием и его применением, а именно: практические задания выдаются студентам индивидуально, с таким расчетом, чтобы они потенциально могли бы быть применимы к разработке по теме магистерской диссертации.

Лабораторные работы:

- работа в команде – совместная деятельность студентов в группе 2-3 чел. под руководством лидера, направленная на решение общей задачи путем творческого сложения результатов индивидуальной работы членов команды с делением полномочий и ответственности.

8. Методические указания по освоению дисциплины

Разделы дисциплины «*Программирование ПЛИС*» имеют различные сложность и направленность.

Первый раздел носит преимущественно подготовительный характер, поэтому текущий контроль сводится к обычным письменным опросам по темам.

В разделах 2-3 содержится также значительная практическая составляющая.

Лекционные занятия минимизированы по объему и в основном носят характер правил и рекомендаций по освоению технологий и пользованию соответствующим ПО.

Самостоятельная работа студентов складывается из двух составляющих: самостоятельное внелекционное изучение отдельных тем по рекомендуемым источникам, а также текущая подготовка к практическим занятиям и контрольным опросам.

Для практических занятий рекомендуется заблаговременная подготовка студентов к их выполнению. Желательно предварительное ознакомление с теоретическим материалом. Рекомендуется установка используемого ПО на личные компьютеры. При выполнении работ практикуется технология коллективного взаимодействия (работа в команде). Оценка выполнения практических работ проводится сразу после их завершения.

9 . Материально-техническое обеспечение дисциплины

Для практических работ используются компьютеры IBM PC, с объемом ОЗУ не менее 2 Гб и объемом свободной дисковой памяти не менее 20 Гб.

Практические работы по дисциплине проводятся на компьютерах с операционной системой Windows (версия не ниже XP). На компьютерах должны быть установлены программы:

- Xilinx ISE Webpack
- Active-HDL
- Altera Quartus II,
- Компас,
- AutoCAD.

10. Адаптация рабочей программы для лиц с ОВЗ

Адаптированная программа разрабатывается при наличии заявления со стороны обучающегося (родителей, законных представителей) и медицинских показаний (рекомендациями психолого-медико-педагогической комиссии). Для инвалидов адаптированная образовательная программа разрабатывается в соответствии с индивидуальной программой реабилитации.

